

République tunisienne Ministère de l'enseignement supérieur et de la recherche scientifique Direction Générale des Etudes Technologiques		Année Universitaire 2016/2017–Semestre 1
 ISET <small>INSTITUT SUPÉRIEUR DES ETUDES TECHNOLOGIQUES</small>	Institut Supérieur des Etudes Technologiques de Kairouan	 <small>PAI</small> <small>Centre de Promotion de l'Assurance Qualité</small> <small>Certifié ISO 9002 v. 2008</small>
Département Génie Electrique		
Planning des Devoirs Surveillés de classe AI31		

Matière	Date	Séance	Salle
Systèmes Robotisés	26/10/2016	12h->13 :30	S :40
Systèmes Temps Réel	24/10/2016	12h->13 :30	S :37
Supervision des processus Industriels	10/11/2016	12h->13 :30	S :42
Régulation Industrielle	25/10/2016	12h->13 :30	S :37
Conception de circuits numériques (FPGA),...	17/11/2016	8 :30->10	S 35
Circuits DSP	19/11/2016	8 :30->10	S39
Qualité et Gestion de production	27/10/2016	10h->11 :45	amphithéâtre
Maintenance et Fiabilité	02/11/2016	13 :30->15h	S :40
Production et transport d'énergie	31/10/2016	12h->13 :30	S :37
Techniques de Communication 3			
Anglais Spécifique 2			
Culture d'Entreprise 3			

Directeur de Département
 Thamallah Ali